



Contribution ID: 71

Type: **not specified**

## **Clase 3: FPGAs para la aceleración de algoritmos de Machine Learning**

*Wednesday 25 November 2020 09:00 (2 hours)*

Video explicativo del flujo de trabajo para co-diseño hardware/firmware, desde Vivado, hasta Vitis

<https://www.youtube.com/watch?v=jEMbPeSDazU>

**Presenter:** Dr MOLINA, Romina

**Session Classification:** Curso