

Session Program

18-21 Feb 2024

第30回 ICEPP シンポジウム

ポスターセッション (*Poster Session*)

志賀レークホテル

Monday 19 February

21:00

ポスターセッション (Poster Session) : Flash Talk

Session | Location: 志賀レークホテル | Convener: Toshiaki Kaji

21:20

21:20

ポスターセッション (Poster Session)

Session | Location: 志賀レークホテル

21:20-21:30

LHC-ATLAS 実験 オンライントラッキング改良のためのヘテロジニアスコンピューティングの研究

Speaker

村田 優衣

21:30-21:40

LHC-ATLAS 実験における中性長寿命の新粒子探索トリガーの効率評価

Speaker

庄 皓岳

21:40-21:50

高輝度 **LHC-ATLAS** 実験 **TGC** 後段回路における固定位相・同一陽子バンチ交差でのデータ受信機構の実装

Speaker

近藤 翔太

21:50-22:00

LHC-ATLAS 実験における近接ミューオン対トリガー**L2InsideOut**の性能評価

Speaker

石川 諒

22:00-22:10

機械学習を用いたトップクォークの識別開発

Speaker

大木 賢祥

22:10-22:20

MEG II 実験における輻射崩壊同定のための**DLC-RPC**の電極構造の開発

Speaker

鈴木 大夢

22:20-22:30

一光子レベルにおける量子干渉実験

Speaker

能星 朝香

22:30-22:40

ハイパーカミオカンデ実験に用いる**50 cm PMT**の長期的な安定性の検証

Speaker

後藤 三四朗

22:40-22:50

高精細・二重読み出しカロリメータ技術の開発 -ストリップ型シンチレータ検出器-

Speaker

小川 拓泰

22:50-23:00

φ4相互作用を含む実スカラー場における散乱現象の量子アルゴリズムによるシミュレーションの実装

Speaker

前野 伶太

23:00

Tuesday 20 February

21:00

ポスターセッション (Poster Session) : Flash Talk

Session | Location: 志賀レークホテル | Convener: Dr Lento Nagano

21:20

21:20

ポスターセッション (Poster Session)

Session | Location: 志賀レークホテル

21:20-21:30

HL-LHC実験のに向けたITk module PreProductionにおける電気回路読み出し試験の結果解析

Speaker

小川 貴弘

21:30-21:40

FPGAアクセラレータを用いた新しいファームウェア論理回路検証手法の開発

Speaker

水引 龍吾

21:40-21:50

高輝度 **LHC-ATLAS**実験初段ミュオントリガー：シミュレーションデータを用いた性能の詳細な検証とさらなる性能向上可能性の検討

Speaker

中川 徹郎

21:50-22:00

高輝度**LHC-ATLAS**実験に向けた初段ミュオントリガー回路に実装されるタイミングアライメントモジュールの量産のための品質試験

Speaker

牧田 藍瑠

22:00-22:10

熱中性子による**FPGA**のSingle Event Upset

Speaker

山田 千尋

22:10-22:20

高輝度放射光**X**線を用いた**Th-229** アイソマーの脱励起光観測

Speaker

大懸 遼一郎

22:20-22:30

ニュートリノ原子核反応予測の精度向上に向けた酸素ビーム実験の検出器シミュレーション

Speaker

水野 裕介

22:30-22:40

ハイパーカミオカンデ**50 cm**径光電子増倍管の検出性能一様性調査

Speaker

堀内 昇悟

22:40-22:50

高精細・二重読み出し・ピコ秒レベルの時間分解能技術を融合した次世代カロリメータのシミュレーションによる性能評価

Speaker

神山 大樹

22:50-23:00

SQUID型超伝導量子ビットによる周波数変調を用いたダークマターハロスコープ実験

Speaker

中園 寛

23:00